

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 10-340200

(43)Date of publication of application : 22.12.1998

(51)Int.Cl.

G06F 11/00

G06F 15/78

(21)Application number : 09-149777

(71)Applicant : MITSUBISHI ELECTRIC CORP

(22)Date of filing : 06.06.1997

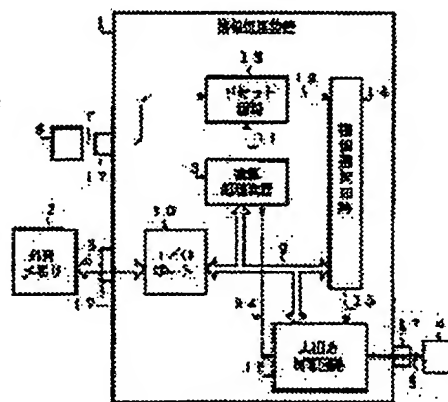
(72)Inventor : UEKI YUJI

(54) INFORMATION PROCESSOR

(57)Abstract:

PROBLEM TO BE SOLVED: To prevent the operation of a processor from completely stopping due to the run away of the processor by providing a selecting means which switches the internal connection destination of a ready signal terminal among plural internal devices and a change preventing means which inhibits the change to the setting in which the internal connection destination becomes an operation processing means.

SOLUTION: A function selection circuit 14 outputs a prescribed function selection signal that corresponds to setting performed by a processor 8 to a function selection signal line 15, and according to the function selection signal an input-output control circuit 16 switches an internal connection destination of a ready signal terminal 17. A selection circuit of the circuit 14 maintains the setting performed by the processor 8 and also outputs a function selection signal 15 that corresponds to the setting. Also, a monitor circuit of the circuit 14 supervises the signal 15, outputs a ready release signal onto a ready release signal line to the selection circuit and inhibits subsequent setting change when the signal 15 is changed from the ready input setting of initialization to a general port input setting and is further changed to the ready input setting again.



(19) 日本国特許庁(JP)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平 10-340200

(43) 公開日 平成10年(1998)12月22日

(51) Int. Cl. ⁶	識別記号	F I
G 0 6 F 11/00	3 5 0	G 0 6 F 11/00 3 5 0 N
15/78	5 1 0	15/78 5 1 0 E

審査請求 未請求 請求項の数 10 O L

(全 15 頁)

(21) 出願番号 特願平9-149777

(22) 出願日 平成9年(1997)6月6日

(71) 出願人 000006013

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(72) 発明者 上木 雄詞

東京都千代田区丸の内二丁目2番3号 三菱
電機株式会社内

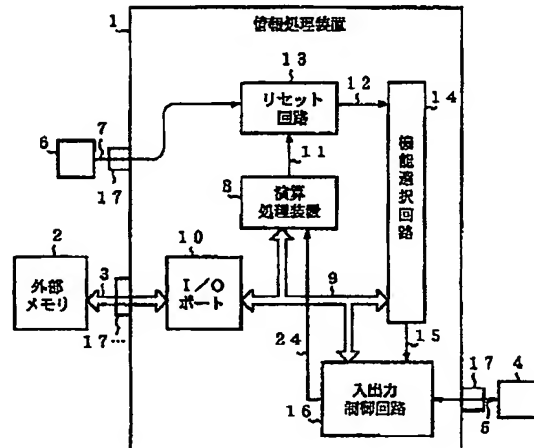
(74) 代理人 弁理士 田澤 博昭 (外1名)

(54) 【発明の名称】 情報処理装置

(57) 【要約】

【課題】 レディ信号端子 17 を演算処理装置 8 や汎用ポートなどに切り替えて使用する情報処理装置 1 において、当該レディ信号端子 17 を汎用ポートなどに使用している際に、演算処理装置 8 の暴走により設定がレディ信号入力用に変更されて、演算処理装置 8 の動作が完全に停止してしまうことを防止する。

【解決手段】 情報処理装置 1 のレディ信号端子 17 から演算処理装置 8 までのレディ信号の信号線 24 上に、レディ信号端子 17 の内部接続先を切り換える入出力制御回路 16 を設けるとともに、演算処理装置 8 の設定変更に関わらず上記内部接続先が上記演算処理装置 8 となる設定への変更を禁止する機能選択回路 14 を設ける。



17: レディ信号端子